



孕龍科技股份有限公司
ZeroPlus Technology Co., Ltd.

SPECIFICATION

MODEL: B10003-LAP-DS1302-M

PART NO : _____

VERSION : V1.01

Approver		Check	Design
GM	PM		

Customer Confirm

* Please fax the file to
ZeroPlus Technology after
signing .

2F, NO.123, Jian Ba Rd,
Chung Ho City, Taipei Hsian, R.O.C.

Tel:+886-2-66202225
Fax:+886-2-22234362



目錄

1	軟體註冊	3
2	人機介面	5
3	使用說明	7



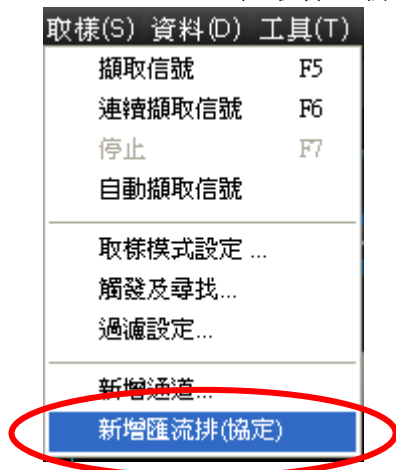
1 軟體註冊

軟體註冊請依照下列步驟進行註冊。

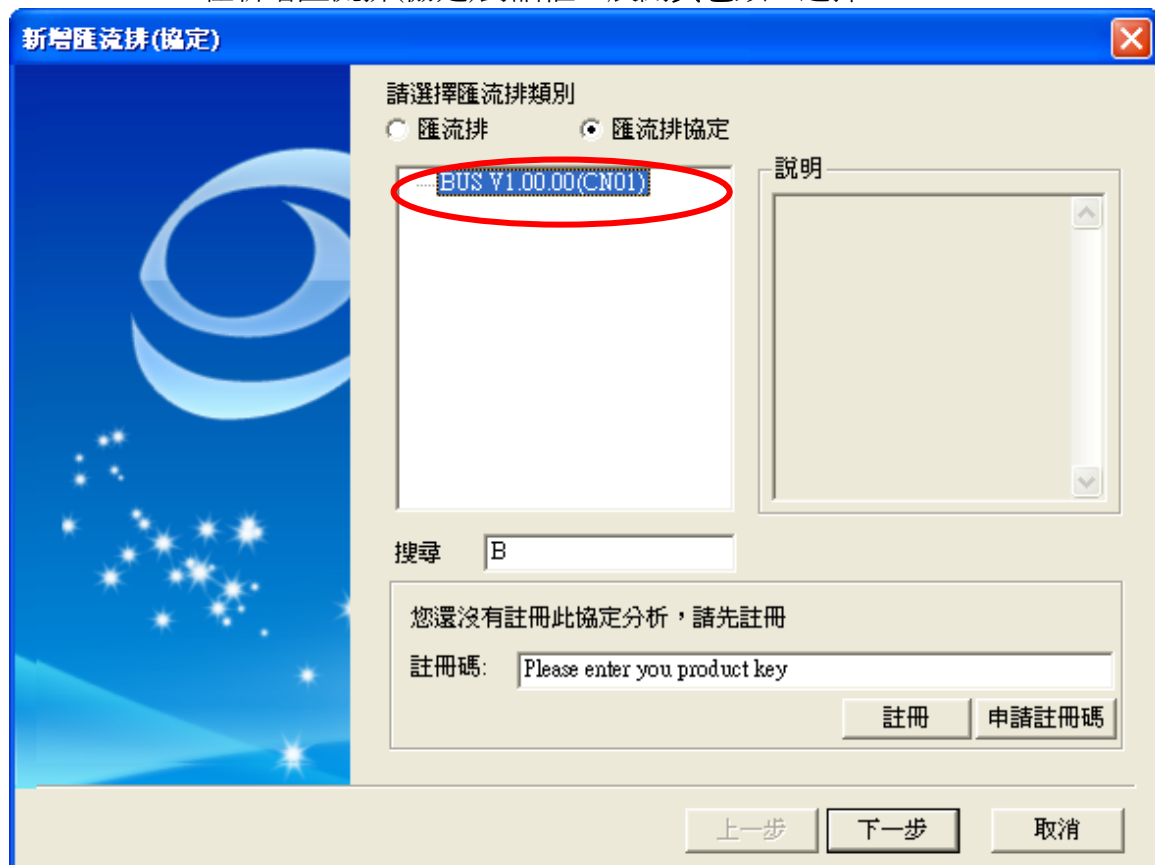
※ 注 1：所有匯流排註冊方式皆相同，註冊時依照流程即可，下圖註冊以 **BUS** 匯流排協定為範例，藉以參考。

※ 注 2：本說明書若有任何改動恕不另行通知。因模組版本升級而造成的與本說明書不符，以模組軟體為準。

STEP 1. 在取樣->新增匯流排(協定)功能表，調出新增匯流排(協定)對話框。



STEP 2. 在新增匯流排(協定)對話框，展開其它類，選擇 **BUS**。





STEP 3. 輸入該機型的 BUS 註冊碼，按下註冊按鈕。

新增匯流排(協定)

請選擇匯流排類別

☐ 匯流排 ☒ 匯流排協定

.....BUS V1.00.00(CN01)

說明

搜尋 B

您還沒有註冊此協定分析，請先註冊

註冊碼: Please enter your product key

註冊 申請註冊碼

上一步 下一步 取消

STEP 4. 成功註冊後，再按下下一步按鈕。

新增匯流排(協定)

請選擇匯流排類別

☐ 匯流排 ☒ 匯流排協定

.....BUS V1.00.00(CN01)

說明

搜尋 B

上一步 下一步 取消



2 人機介面

在設定頁，相關設定可參考下圖介面。

設定頁

通道設定

DS1302 匯流排協定固定為 3 線通道解碼。

SCLK：時脈信號線。

RST：重置線，也可理解為晶片選擇，高準位為有效。

I/O：資料輸入輸出。

匯流排協定設定

RAM 傳送方向：傳送方向有 LSB->MSB 和 MSB->LSB 可選，預設為 LSB->MSB。

匯流排協定格式

使用者可自行設定解碼欄位的顏色。Address、Data 封包使用者可自定義進制顯示，當啟動自定義進制顯示時，以模組進制顯示設定為準，不啟用時，以主程式設定資料格式為準。而 Second、Minute、Hour、Date、Month、Day、Year 封包始終只顯示十進制，不受進制切換而改變。



匯流排協定格式

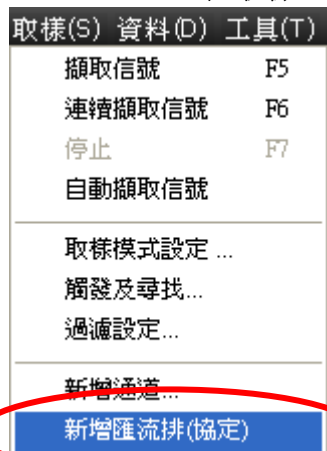
項目	顏色	進制顯示	項目	顏色	進制顯示
Read		預設	12		預設
Write		預設	24		預設
Address		預設	Second		預設
CK		預設	Minute		預設
RAM		預設	Hour		預設
CH		預設	Day		預設
WP		預設	AM		預設
Write Enable		預設	PM		預設
Write Disable		預設	Date		預設
DS		預設	Month		預設
RS		預設	Year		預設
TCS		預設	Data		預設

確定 取消 預設值

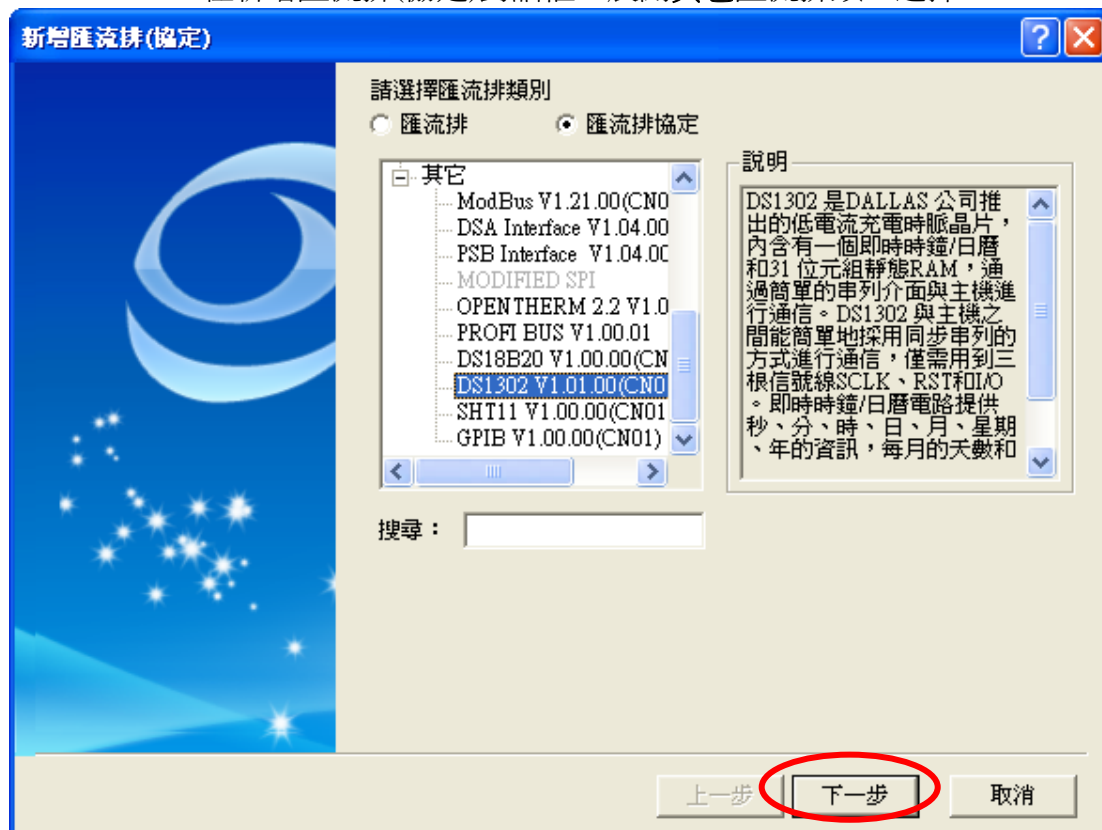


3 使用說明

STEP 1. 在取樣->新增匯流排(協定)功能表，調出新增匯流排(協定)對話框。



STEP 2. 在新增匯流排(協定)對話框，展開其它匯流排類，選擇 **DS1302**，按下下一步。





STEP 3. 通道設定。

DS1302匯流排協定

通道設定

SCLK: A0

RST: A1

I/O: A2

匯流排協定設定

RAM傳送方向: LSB->MSB

匯流排協定格式

設定...

預設值 上一步 下一步 取消

STEP 4. RAM 傳送方向設定。

DS1302匯流排協定

通道設定

SCLK: A0

RST: A1

I/O: A2

匯流排協定設定

RAM傳送方向: LSB->MSB

匯流排協定格式

設定...

預設值 上一步 下一步 取消



STEP 5. 點擊設定按鈕，進行匯流排協定格式設定。

STEP 6. 按下下一步按鈕，完成所有設定。

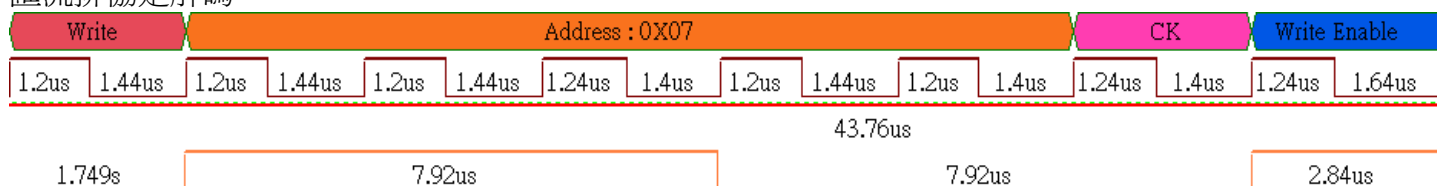


STEP 7. 輸入匯流排名稱及點選是否清除軟體中其他的匯流排和通道，按下**完成**按鈕。



STEP 8. 匯流排協定模組解碼完成圖示，啓用壓縮模式，設定記憶深度為 128K，取樣頻率為 25MHz。（取樣頻率最好是待測訊號的 8 倍以上）

匯流排協定解碼



封包列表

全域視窗									
匯流排封包列表									
資料統計									
記憶體分析列表									
封包 #	名稱	起始點	Write	Address	CK	Write Enable	Reserve	WP	
1	Bus1(DS1302)	0.00152ms	Write	00	CK	Write Disable			
2	Bus1(DS1302)	0.0252ms	Write	07	CK	Write Enable	Reserve	0	
3	Bus1(DS1302)	0.07016ms	Write	08	CK	Write Enable	Res	DS	TCS
4	Bus1(DS1302)	0.11532ms	Write	02	CK	Write Enable	Hour	Reserve	24
5	Bus1(DS1302)	0.16028ms	Write	00	CK	Write Enable	Second	CH	