



孕龍科技股份有限公司
Zeroplus Technology Co., Ltd.

SPECIFICATION

MODEL: B10003-LAP-DS1302-M

PART NO : _____

VERSION : V1.01

Approver		Check	Design
GM	PM		

Customer Confirm

* Please fax the file to
Zeroplus Technology
after signing .

2F, NO.123, Jian Ba Rd,
Chung Ho City, Taipei Hsian, R.O.C.

Tel:+886-2-66202225
Fax:+886-2-22234362



目录

1	软件注册	3
2	人机界面	5
3	使用说明	7



1 软件注册

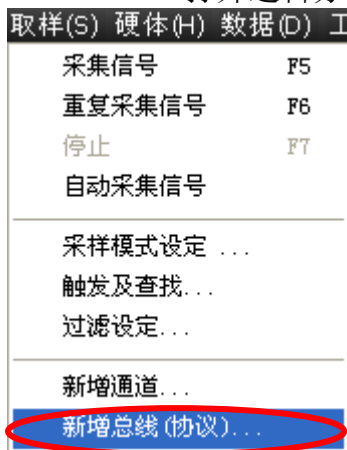
软件注册请依照下列步骤进行注册。

※ 注 1：所有总线注册程序皆相同，注册时依照程序即可，下图注册以 BUS 总线协议为范例，藉以参考。

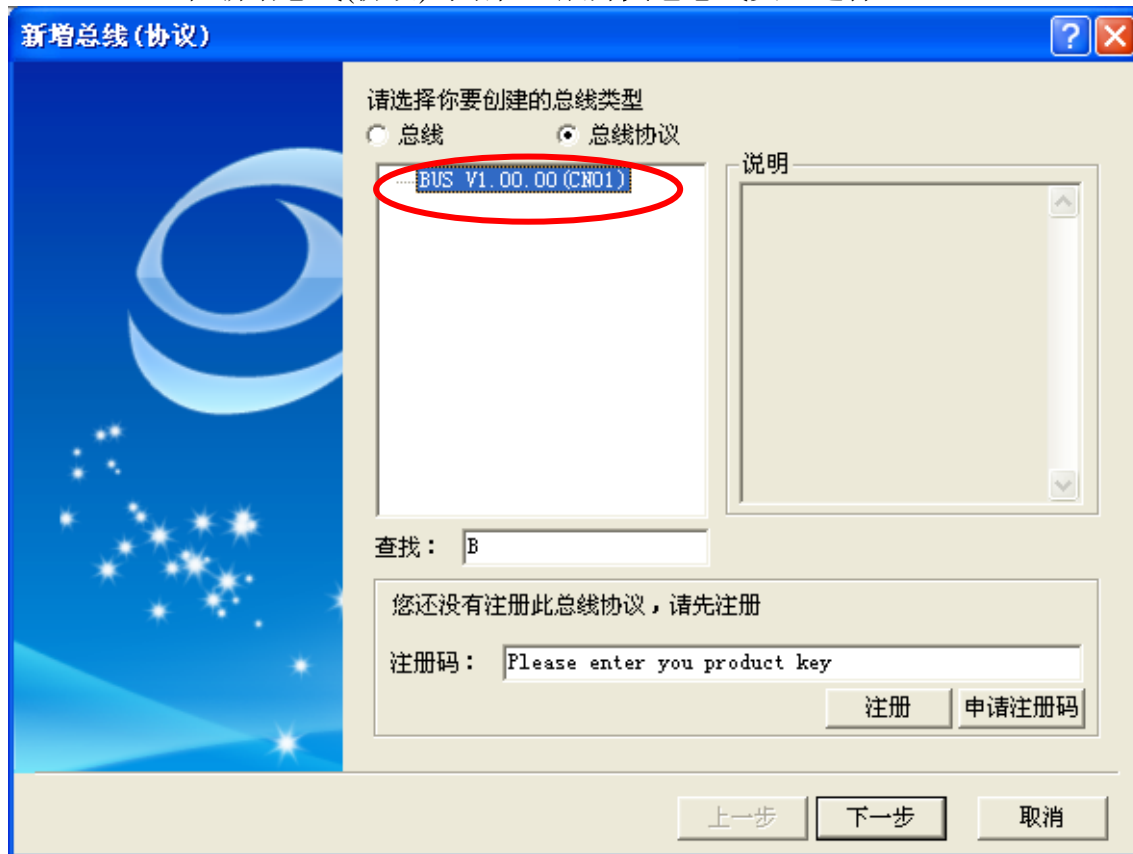
※ 注 2：本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

※

STEP 1. 打开逻辑分析仪软体，在取样->新增总线(协议)菜单，调出新增总线(协议)对话框。

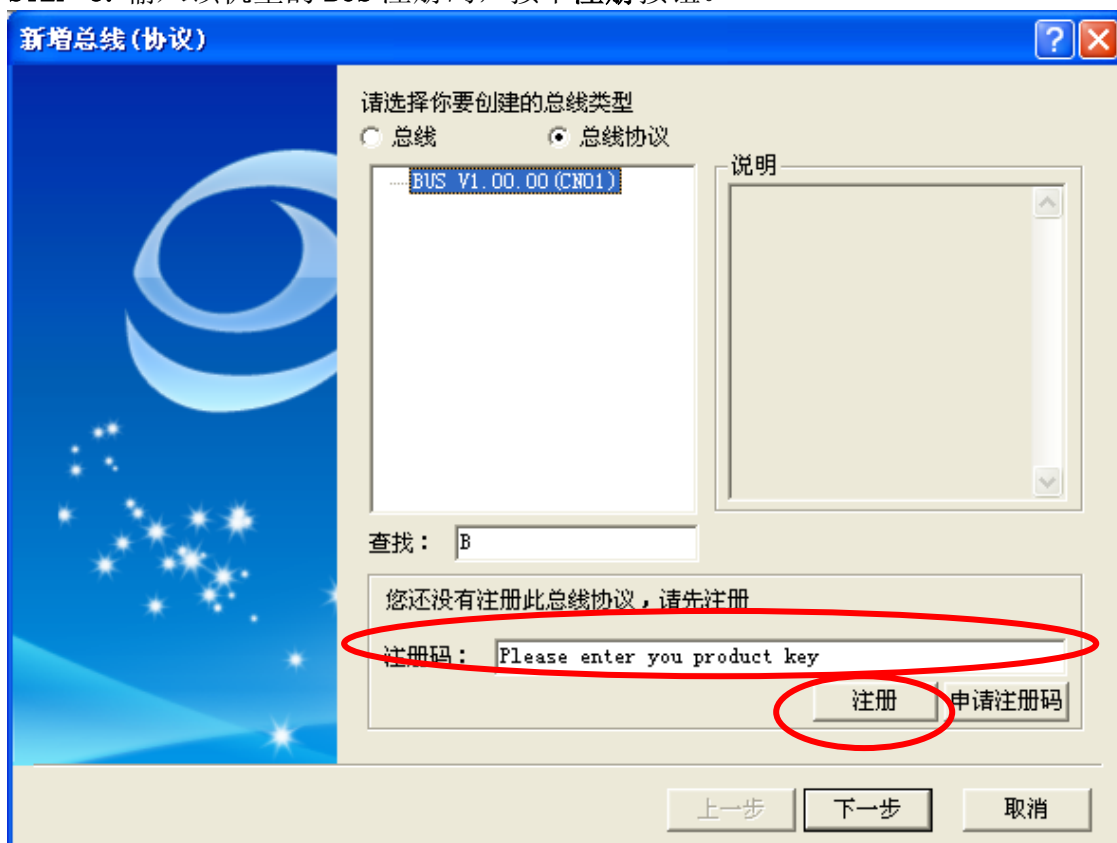


STEP 2. 在新增总线(协议)对话框，展开其它总线类，选择 BUS。

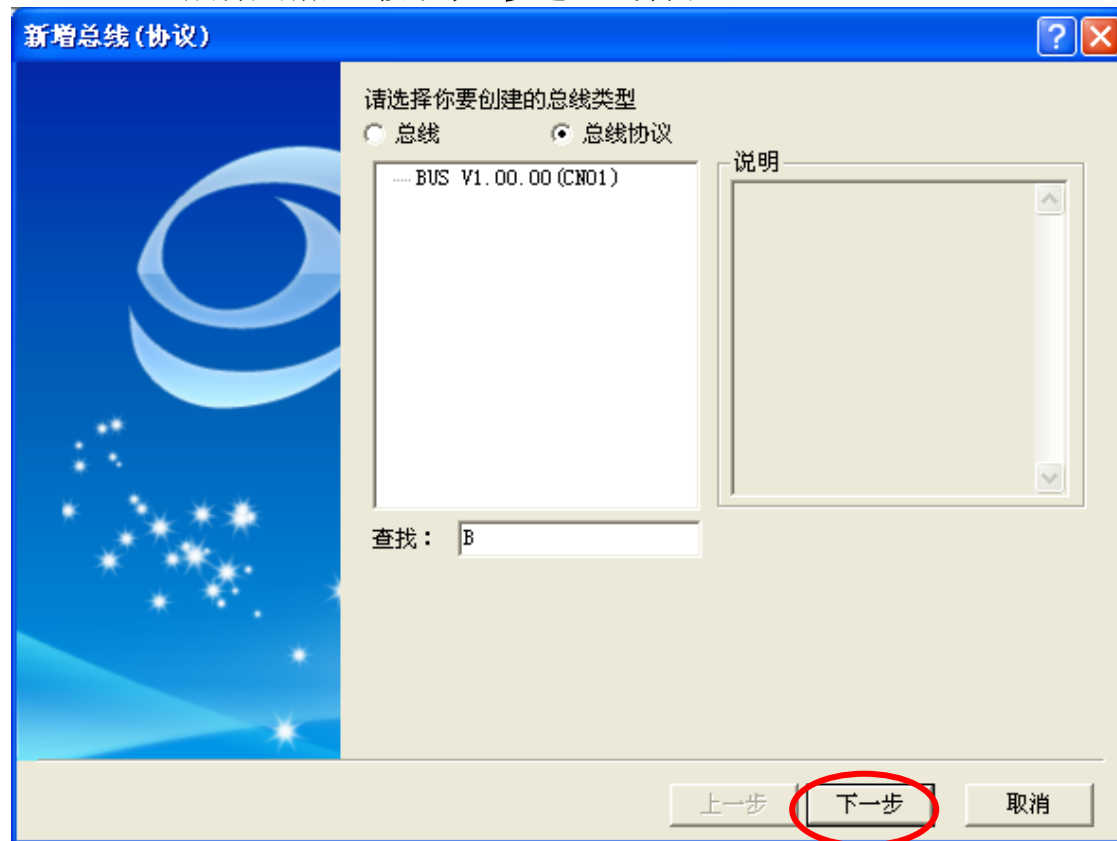




STEP 3. 输入该机型的 BUS 注册码，按下注册按钮。



STEP 4. 成功注册后，按下下一步进入主界面。





2 人机界面

相关设定可参考下图界面。

DS1302 总线协议配置界面。窗口标题为“DS1302 总线协议”。背景为蓝色波浪纹。界面分为两个主要区域：左侧为“通道设定”，包含三个下拉菜单，分别用于设置 SCLK (A0)、RST (A1) 和 I/O (A2)；右侧为“总线协议设定”，包含一个“RAM 传送方向”下拉菜单（当前显示 LSB->MSB）和一个“总线协议格式”子区域，该子区域下方有一个“设定...”按钮。窗口底部有四个按钮：一个虚线框包围的“默认值”按钮，以及“上一步”、“下一步”和“取消”按钮。

通道设定

DS1302 总线协议固定为 3 线通道解码。

SCLK：时钟信号线。

RST：复位线，也可理解为片选，高电平有效。

I/O：数据输入输出。

总线协议设定

RAM 传送方向：传送方向有 LSB->MSB 和 MSB->LSB 可选，默认为 LSB->MSB。

总线协议格式

使用者可自行设定解码字段的颜色。Address、Data 封包使用者可自定义进制显示，当启动自定义进制显示时，以模组进制显示设定为准，不启用时，以主程式设定数据格式为准。而 Second、Minute、Hour、Date、Month、Day、Year 封包始终只显示十进制，不受进制切换改变而改变。



总线协议格式

子项	颜色	进制显示	子项	颜色	进制显示
Read		默认	12		默认
Write		默认	24		默认
Address		默认	Second		默认
CK		默认	Minute		默认
RAM		默认	Hour		默认
CH		默认	Day		默认
WP		默认	AM		默认
Write Enable		默认	PM		默认
Write Disable		默认	Date		默认
DS		默认	Month		默认
RS		默认	Year		默认
TCS		默认	Data		默认

确定

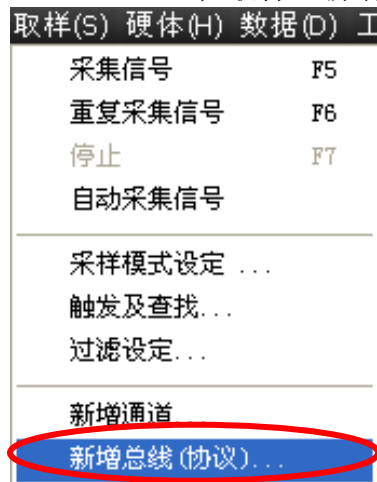
取消

默认值

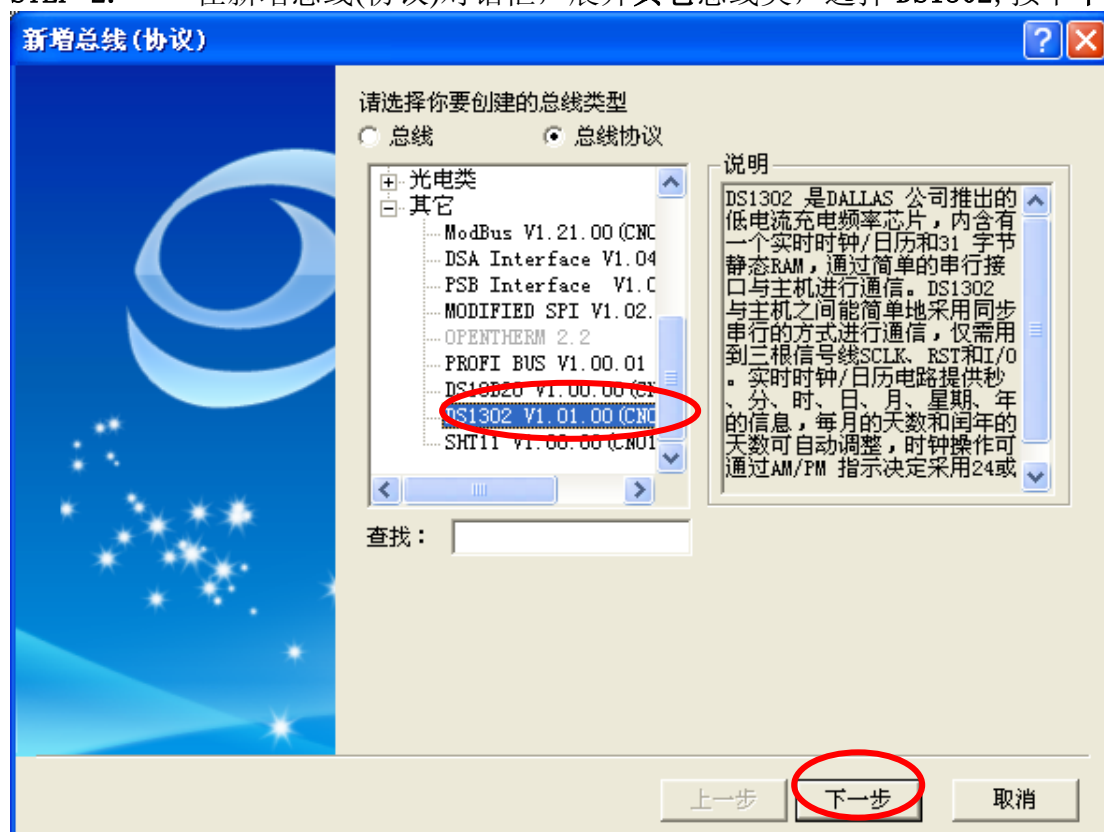


3 使用说明

STEP 1. 在取样->新增总线(协议)菜单，调出新增总线(协议)对话框。



STEP 2. 在新增总线(协议)对话框，展开其它总线类，选择 DS1302, 按下下一步。





STEP 3. 通道設定。

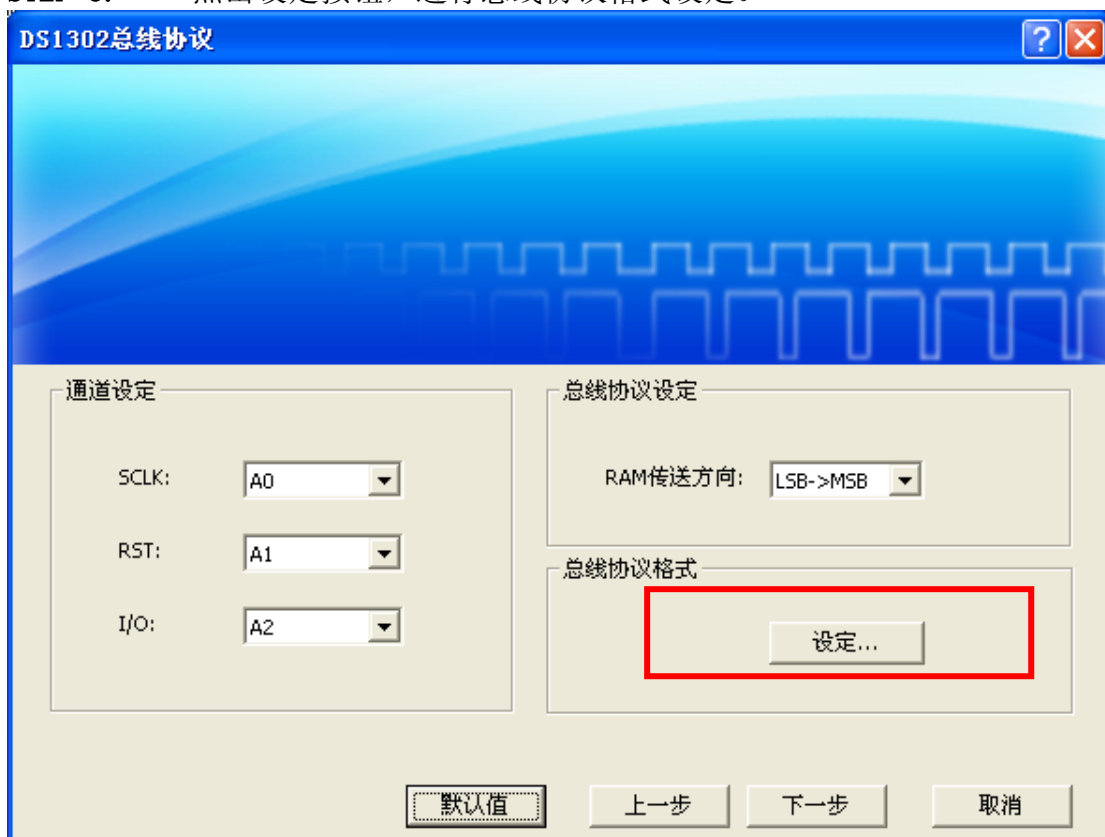
The screenshot shows the 'DS1302 总线协议' (DS1302 Bus Protocol) configuration window. The '通道设定' (Channel Setting) section on the left is highlighted with a red rectangle. It contains three dropdown menus: 'SCLK:' set to 'A0', 'RST:' set to 'A1', and 'I/O:' set to 'A2'. The '总线协议设定' (Bus Protocol Setting) section on the right shows 'RAM传送方向:' (RAM Transfer Direction) set to 'LSB->MSB'. Below this is a '总线协议格式' (Bus Protocol Format) section with a '设定...' (Set...) button. At the bottom are buttons for '默认值' (Default), '上一步' (Previous), '下一步' (Next), and '取消' (Cancel).

STEP 4. RAM 传送方向设定。

The screenshot shows the same 'DS1302 总线协议' (DS1302 Bus Protocol) configuration window. In this step, the 'RAM传送方向:' (RAM Transfer Direction) dropdown menu in the '总线协议设定' (Bus Protocol Setting) section is highlighted with a red rectangle. It is currently set to 'LSB->MSB'. The '通道设定' (Channel Setting) section on the left remains unchanged. The '总线协议格式' (Bus Protocol Format) section and the bottom navigation buttons are also visible.



STEP 5. 点击设定按钮，进行总线协议格式设定。



DS1302总线协议

通道设定

SCLK: A0

RST: A1

I/O: A2

总线协议设定

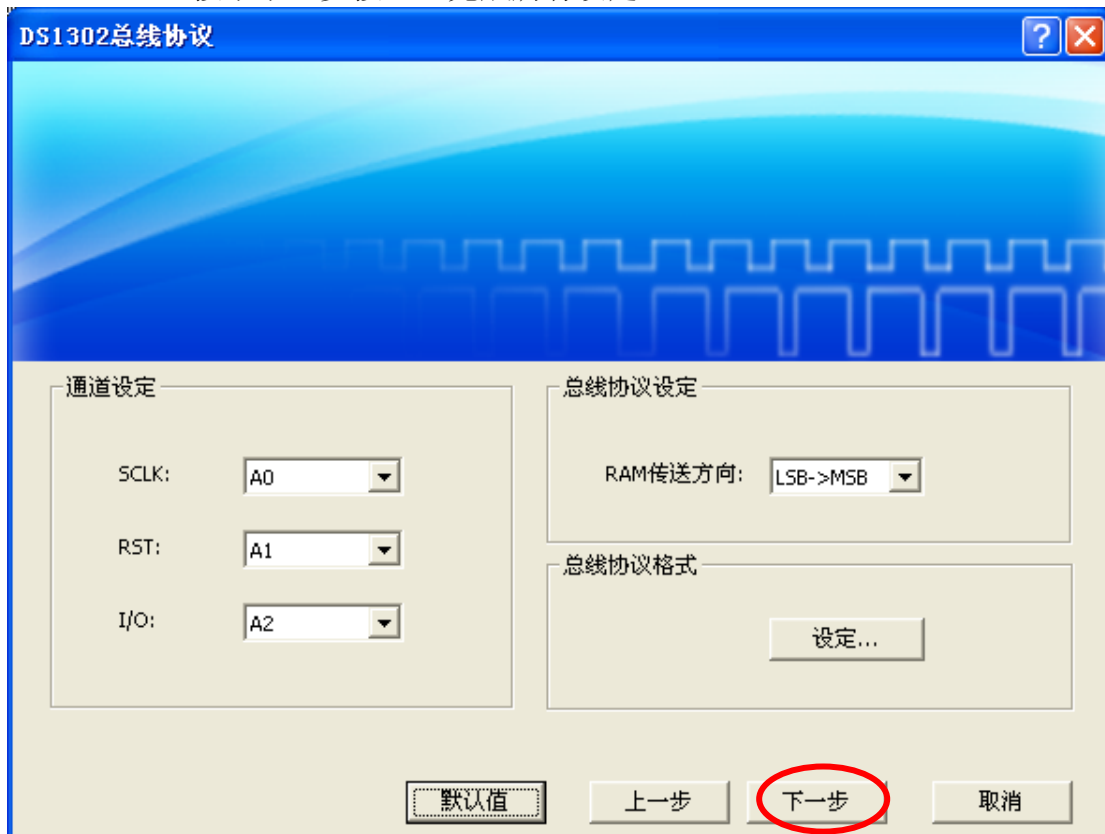
RAM传送方向: LSB->MSB

总线协议格式

设定...

默认值 上一步 下一步 取消

STEP 6. 按下下一步按钮，完成所有设定。



DS1302总线协议

通道设定

SCLK: A0

RST: A1

I/O: A2

总线协议设定

RAM传送方向: LSB->MSB

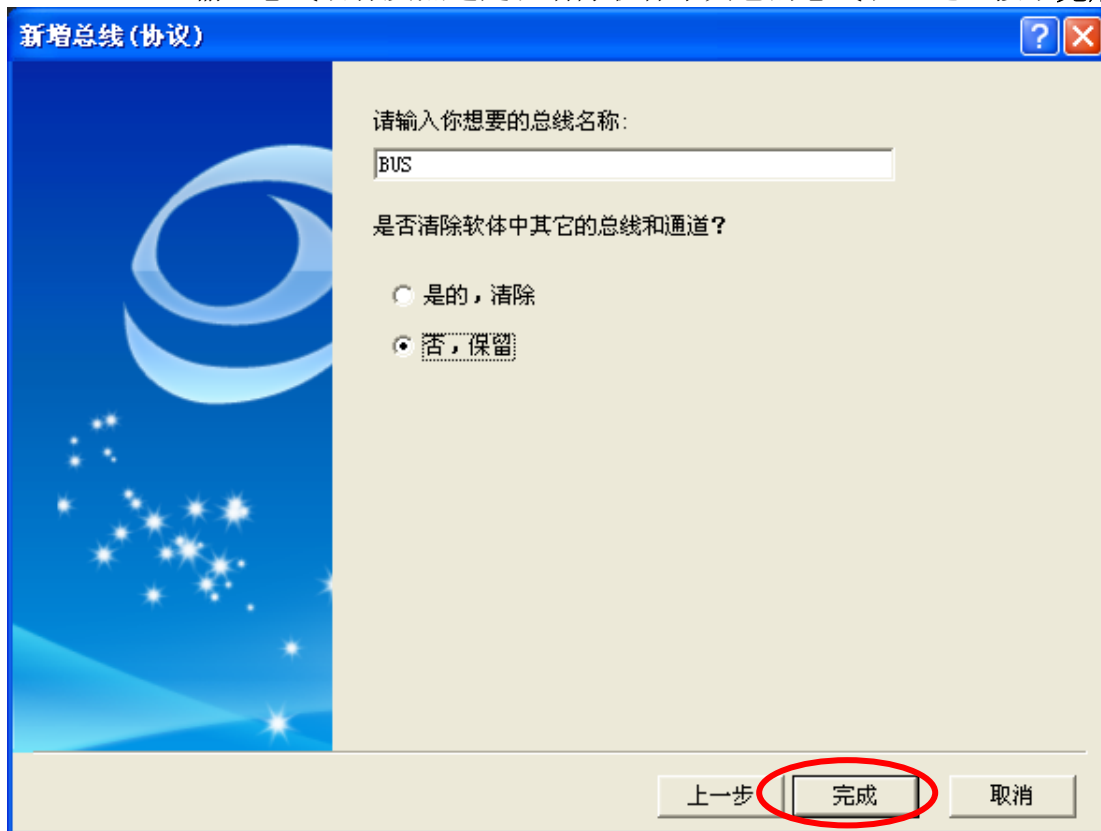
总线协议格式

设定...

默认值 上一步 下一步 取消

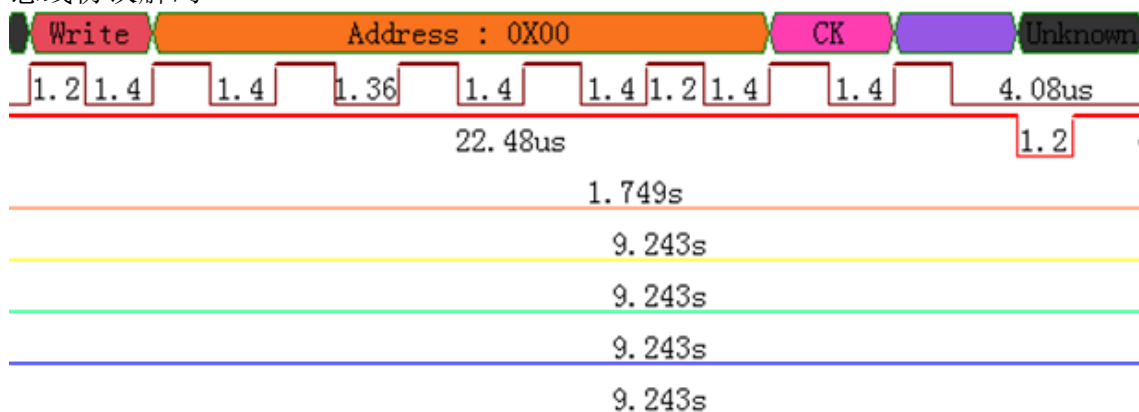


STEP 7. 输入总线名称及点选是否清除软体中其它的总线和通道，按下**完成**按钮。



STEP 8. 总线协议分析模组解码完成图示，启用压缩模式，设定记忆深度为 128K，采样频率为 25MHz。（采样频率最好是待测讯号的 8 倍以上）

总线协议解码



封包列表

导航器 总线封包列表 数据统计 内存分析

CX RAM RD WR

封包 #	名称	起始点	Write	Address	CK	Write Disable		
1	Bus1(DS1302)	0.00152ms	Write	00	CK	Write Disable		
封包 #	名称	起始点	Write	Address	CK	Write Enable	Reserve	WP
2	Bus1(DS1302)	0.0252ms	Write	07	CK	Write Enable	Reserve	0
封包 #	名称	起始点	Write	Address	CK	Write Enable	DS	TCS
3	Bus1(DS1302)	0.07016ms	Write	08	CK	Write Enable	3	3
封包 #	名称	起始点	Write	Address	CK	Write Enable	Hour	Reserve
4	Bus1(DS1302)	0.11532ms	Write	02	CK	Write Enable	0	Reserve
封包 #	名称	起始点	Write	Address	CK	Write Enable	Second	CH
5	Bus1(DS1302)	0.16028ms	Write	00	CK	Write Enable	0	0